Responsabilita' del gruppo italiano

• Coordinamento generale	L. Ristori
• Algoritmi e Beam Alignment	G. Punzi (A. Cerri)
• Simulazione	G. Punzi (T. Nakaya)
• Hit Buffer	S. Belforte (P. Giannetti)
• Associative Memory chip	F. Morsani (M. Dell'Orso)
• Associative Memory Board	L. Ristori (F. Spinella, S. Belforte)
• Spy Control	F. Spinella
• Merger	A. M. Zanetti
• Software VME di base	F. Spinella
• AM Sequencer	Ginevra (S. Belforte)

- La responsabilita' per il software online ed offline di tutto SVT devono ancora essere definite tra Italia, Ginevra e Chicago